



## ARM Theremine 回路図

- R9,R10は、タッチスイッチのための高抵抗(10M)です。メカニカルSWを使う方は、10K程度でよい。
- CN4,CN5は、cutラインで切断した時のみ実装します。
- SW5,SW6はフットプリント二重化のため実際にはひとつ。
- C2はできれば積層セラミックは避けたいところ。気にしなればOKですが。
- 基板のCN10は、開発用にArduino風にするためのもので、CDSは実験用なので、実装不要です。